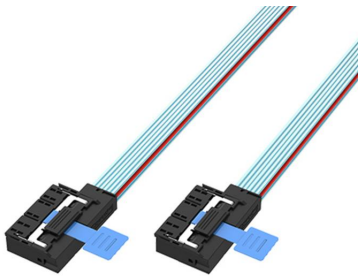


Cablexa CAB-LSEGZ2C-LSEGZ2C Datenblatt



Gen-Z 2C 84P LSE zu Gen-Z 2C 84P LSE EDSFF-Kabel

CAB-LSEGZ2C-LSEGZ2C

Gen-Z 2C 84P LSE zu Gen-Z 2C 84P LSE EDSFF-Kabel

Das Gen-Z 2C 84P Left Side Exit to Gen-Z 2C 84P Left Side Exit EDSFF-Kabel ist ein leistungsstarkes passives Kupferkabel, das für Rechenzentren der nächsten Generation und Enterprise-Speicheranwendungen entwickelt wurde. Dieses Kabel verfügt an beiden Enden über identische Gen-Z 2C 84-Positionen-Linksangangsstecker und ermöglicht so eine nahtlose Konnektivität zwischen Gen-Z 2C-kompatiblen Geräten. Es ist speziell für EDSFF-Umgebungen (Enterprise and Data Center SSD Form Factor) optimiert. Dieses Kabel wurde für außergewöhnliche Signalintegrität und Stromversorgung entwickelt, unterstützt die neuesten Hochgeschwindigkeitsprotokolle und ermöglicht ein flexibles Systemdesign in Enterprise-Speicher-Arrays, KI-Servern und Hochleistungs-Computeranwendungen, die EDSFF-Kompatibilität und eine effiziente linksseitige Kabelführung für verbessertes Platzmanagement und optimierten Luftstrom erfordern.

Merkmale

- Hochgeschwindigkeitskonnektivität: Bietet vollständige Gen-Z 2C 84P-Konnektivität von Ausgang zu Ausgang auf der linken Seite mit EDSFF-Optimierung.
- Design mit Ausgang auf der linken Seite: Ermöglicht eine effiziente Kabelführung und -verwaltung in Umgebungen mit begrenztem Platzangebot und verbessert so die Luftzirkulation und Zugänglichkeit.
- Außergewöhnliche Bandbreitenunterstützung: Unterstützt Gen-Z-Protokolle, PCIe 5.0/4.0 (32 GT/s NRZ) und SAS4 (24 Gbit/s) mit Potenzial für bis zu 112 GT/s PAM4-Signale.
- Verbesserte Stromversorgung: Die 2C-Konfiguration unterstützt eine Stromversorgung von bis zu 80 W (12 V Haupt- + 3,3 V Vaux) und umfasst Seitenband- und Verwaltungspins.

- Überlegene Signalintegrität: Optimierte Impedanzanpassung und Abschirmung minimieren die Signalverschlechterung.
- Robuste Konstruktion: Langlebige Materialien gewährleisten Zuverlässigkeit in anspruchsvollen Rechenzentrums-umgebungen.
- Hot-Swap-fähig: Unterstützt Hot-Swap-Vorgänge für Unternehmensanwendungen.
- Standardkonformität: Entspricht vollständig den Spezifikationen SFF-TA-1002, Gen-Z und EDSFF.

Technische Daten

- Host-Anschluss: Gen-Z 2C 84P Ausgang links
- Geräteanschluss: Gen-Z 2C 84P Ausgang links
- Unterstützte Datenrate: Bis zu 56 GT/s PAM4 (Gen-Z), 32 GT/s NRZ (PCIe 5.0) und SAS4 (24 Gbit/s).
- Unterstützte Protokolle: Gen-Z, PCIe 5.0/4.0, SAS4.
- Stromversorgung: 12 V Hauptstromversorgung (bis zu 80 W) + 3,3 V Vaux-Stromversorgung.
- Kabellänge: 1,0 m
- Betriebstemperatur: -40°C bis +85°C
- Haltbarkeitsbewertung: 2.500+ Steckzyklen
- Impedanz: 85Ω ±5% (differentiell)
- Abschirmung: Einzelpaarabschirmung mit Gesamtgeflechtschutz
- Kontaktbeschichtung: Vergoldete Kontakte (mindestens 15 μ")
- Spannungsfestigkeit: 300 VDC
- Anschlussabstand: 0,6 mm

Anwendungen

- EDSFF-Speicher-Arrays: Verbinden von EDSFF-SSDs in Enterprise-Speicherkonfigurationen mit Kabelmanagement auf der linken Seite.
- KI-Server-Infrastruktur: Hochgeschwindigkeitsverbindungen zwischen Gen-Z-Speichercontrollern und EDSFF-Speichergeräten in dichten Server-Setups.
- Hochleistungsrechnen: Rechencluster, die eine Kabelführung auf der linken Seite für optimierte Luftzirkulation und Wartung erfordern.
- Rechenzentrumsspeicher: Ermöglichung von Hochgeschwindigkeitsverbindungen zwischen Speichercontrollern und EDSFF-Laufwerken in Rack-Scale-Systemen.
- Enterprise-Speicherlösungen: Speicherlösungen mit hoher Bandbreite im EDSFF-Formfaktor und linksseitigem Ausgangsdesign für eine saubere Kabelorganisation.
- OCP-Compliance-Systeme: Open Common Server Platform-Implementierungen mit EDSFF-Unterstützung und verbessertem Kabelmanagement.

- Server-Backplane-Verbindungen: CPU-zu-Backplane- und CPU-zu-Speicherkarten-Anwendungen, bei denen Ausgänge auf der linken Seite eine Behinderung verhindern.
- Forschung und Entwicklung: Testen und Validierung von Gen-Z- und EDSFF-Technologien mit Schwerpunkt auf der Effizienz der Kabelführung.

Hinweise zur Kompatibilität

Dieses Kabel wurde speziell für die Gen-Z 2C-Infrastruktur entwickelt und erfordert kompatible Gen-Z 2C-Geräte mit EDSFF-Unterstützung. Die 2C-Konfiguration bietet 16 Hochgeschwindigkeits-Differenzialpaare (aufbauend auf den 8 Paaren der 1C-Basis) und gewährleistet so eine effiziente Bandbreitennutzung für Hochleistungsanwendungen. Das Design mit linksseitigem Ausgang ist ideal für Umgebungen, in denen Kabelmanagement und Luftstromoptimierung entscheidend sind, wie z. B. Server-Racks mit hoher Dichte. Stellen Sie vor der Installation die richtige Systemkompatibilität sicher, da der Gen-Z 2C-Anschluss eine Stromversorgung von bis zu 80 W unterstützt. Das Kabel erhält die Signalintegrität für die Hochgeschwindigkeitsdatenübertragung, konvertiert jedoch nicht zwischen verschiedenen Protokollen. Überprüfen Sie den Strombedarf und die thermischen Aspekte für bestimmte Anwendungsszenarien, insbesondere in Systemen mit begrenztem Platz zum Biegen der Kabel. Diese Lösung ist besonders wertvoll für Geräte im EDSFF-Formfaktor und Bausteinarchitekturen, die eine effiziente Kabelführung auf der linken Seite erfordern.

Hinweis: Alle Spezifikationen entsprechen den Standards SFF-TA-1002 und Gen-Z und gewährleisten die Interoperabilität mit EDSFF-kompatiblen Systemen. Die linksseitige Ausgangskonfiguration verbessert das Kabelmanagement in horizontal eingeschränkten Umgebungen.

[Jetzt kaufen](#)